

1W, 定电压输入, 隔离非稳压正负双路/单路输出

产品特点



- 可持续短路保护
- 空载输入电流低至 8mA
- 工作温度范围: -40°C to +105°C
- 效率高达 83%
- 小型 SMD 封装
- 隔离电压 3000VDC
- 国际标准引脚方式

专利保护 RoHS



可持续短路保护

E_LT-1WR3 & F_LT-1WR3 系列产品是专门针对板上电源系统中需要产生一组(两组)与输入电源隔离的电压的应用场合而设计的。该产品适用于: 纯数字电路, 一般低频模拟电路, 继电器驱动电路, 数据交换电路等。

选型表

认证	产品型号	输入电压(VDC)	输出		满载效率(%) Min./Typ.	最大容性负载 (μF)
		标称值 (范围值)	输出电压 (VDC)	输出电流 (mA) Max./Min.		
-	E1215LT-1WR3	12 (10.8-13.2)	±15	±33/±3	79/83	220
	F1205LT-1WR3		5	200/20	78/82	2400
	F1212LT-1WR3		12	84/9	79/83	560
	F1215LT-1WR3		15	67/7	79/83	560
	F2405LT-1WR3	24 (21.6-26.4)	5	200/20	74/80	2400
	F2415LT-1WR3		15	67/7	74/80	560

输入特性

项目	工作条件	Min.	Typ.	Max.	单位
输入电流 (满载/空载)	12VDC 输入	--	102/8	107/--	mA
	24VDC 输入	--	53/8	57/--	
反射纹波电流*		--	15	--	
冲击电压(1sec. max.)	12VDC 输入	-0.7	--	18	VDC
	24VDC 输入	-0.7	--	30	
输入滤波器类型		电容滤波			
热插拔		不支持			

注: *反射纹波电流测试方法详见《DC-DC (定压) 模块电源应用指南》。

输出特性

项目	工作条件	Min.	Typ.	Max.	单位	
输出电压精度		见误差包络曲线图 (图 1)				
线性调节率	输入电压变化±1%	--	--	±1.2	--	
负载调节率	10% 到 100% 负载	5VDC 输出	--	5	15	%
		12VDC/15VDC 输出	--	2	10	
纹波噪声*	20MHz 带宽	--	50	100	mVp-p	
温度漂移系数	满载	--	±0.02	--	%/°C	
短路保护		可持续短路, 自恢复				

注: *纹波和噪声的测试方法采用平行线测试法, 具体操作方法参见《DC-DC (定压) 模块电源应用指南》。

通用特性

项目	工作条件	Min.	Typ.	Max.	单位
隔离电压	输入-输出, 测试时间 1 分钟, 漏电流小于 1mA	3000	--	--	VDC
绝缘电阻	输入-输出, 绝缘电压 500VDC	1000	--	--	MΩ
隔离电容	输入-输出, 100kHz/0.1V	--	20	--	pF
工作温度	温度 ≥ 100°C 降额使用, (见图 2)	-40	--	105	°C
存储温度		-55	--	125	
工作时外壳温升	Ta=25°C	--	25	--	
存储湿度	无凝结	5	--	95	%RH
回流焊温度*		峰值温度 Tc ≤ 245°C, 217°C 以上时间最大为 60 s			
振动		10-150Hz, 5G, 0.75mm. along X, Y and Z			
开关频率	满载, 输入标称电压	--	260	--	kHz
平均无故障时间 (MTBF)	MIL-HDBK-217F@25°C	3500	--	--	k hours
潮敏等级(MSL)	IPC/JEDEC J-STD-020D.1	等级 1			

注: *实际应用请参考 IPC/JEDEC J-STD-020D.1 标准。

物理特性

外壳材料	黑色阻燃耐热塑料 (UL94 V-0)
封装尺寸	15.24 x 11.40 x 7.25 mm
重量	1.3g(Typ.)
冷却方式	自然空冷

EMC 特性

EMI	传导骚扰	CISPR32/EN55032 CLASS B
	辐射骚扰	CISPR32/EN55032 CLASS B
EMS	静电放电	IEC/EN61000-4-2 Air ±8kV, Contact ±6kV perf. Criteria B

注: 参照图 4 推荐电路测试。

产品特性曲线

误差包络曲线图

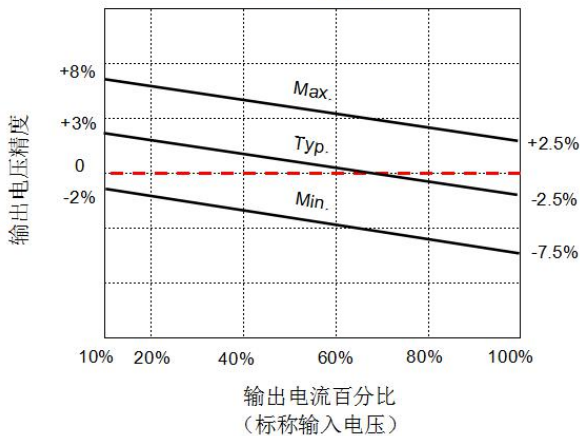


图 1

温度降额曲线

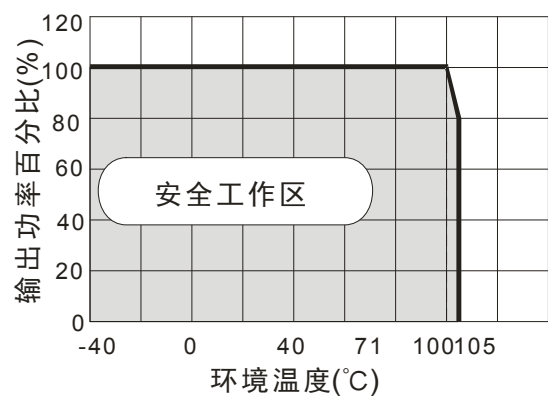
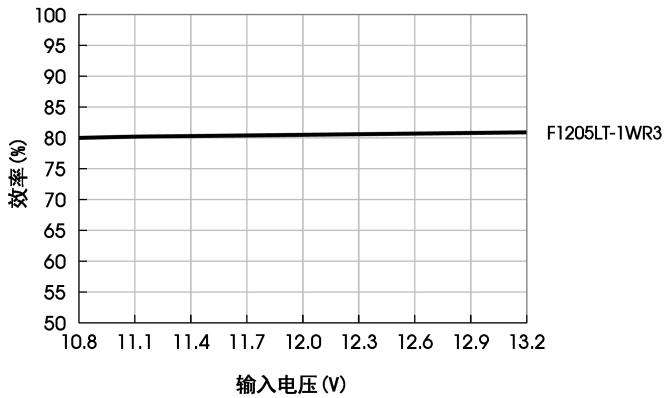
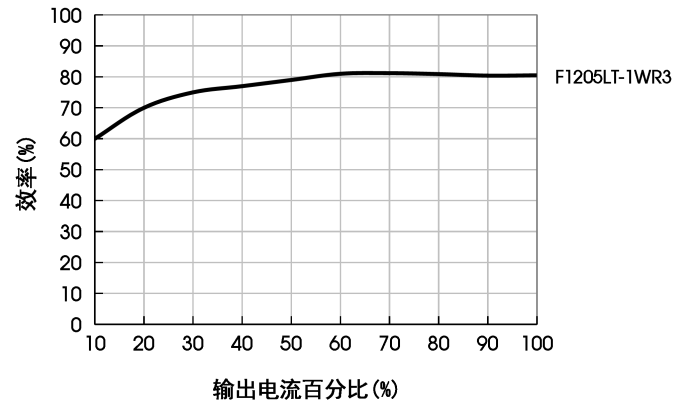


图 2

效率Vs输入电压（满载）



效率Vs输出负载（Vin=12V）



设计参考

1. 典型应用

若要求进一步减少输入输出纹波，可在输入输出端连接一个电容滤波网络，应用电路如图 3 所示。

但应注意选用合适的滤波电容。若电容太大，很可能会造成启动问题。对于每一路输出，在确保安全可靠工作的条件下，推荐容性负载值详见表 1。

正负双路



单路



图 3

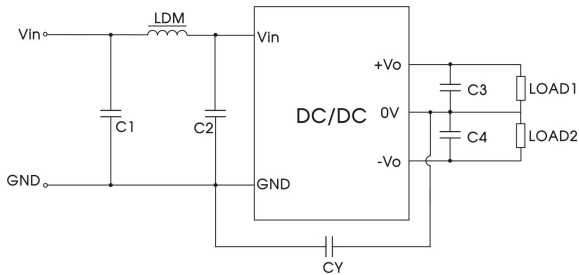
推荐容性负载值表（表 1）

Vin	Cin	单路输出	Cout	双路输出	Cout*
12VDC	2.2μF/25V	5VDC	10μF/16V	±15VDC	0.47μF/25V
24VDC	1μF/50V	12VDC	2.2μF/25V	--	--
--	--	15VDC	1μF/25V	--	--

注：*正负输出两路容性负载一样。

2. EMC 解决方案——推荐电路

正负双路



单路

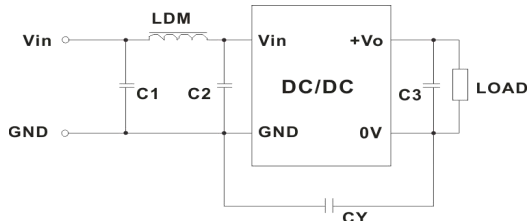
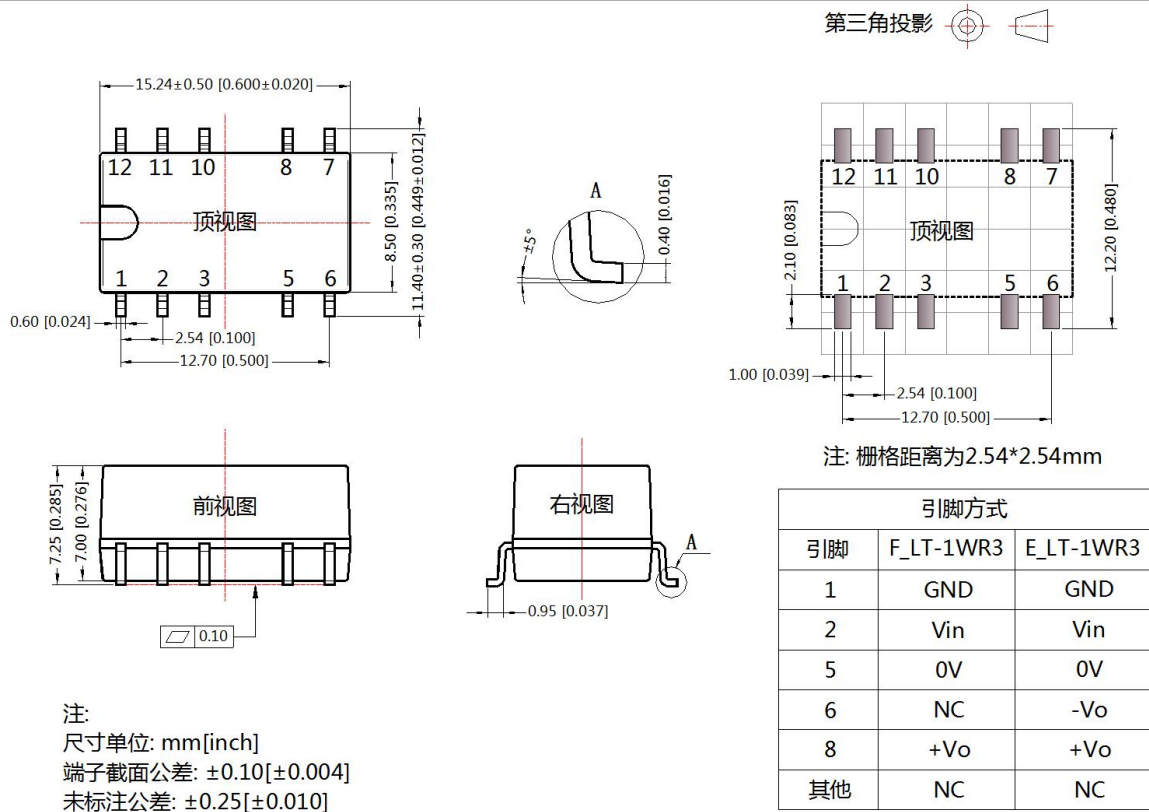


图 4

EMI	C1/C2	4.7μF /50V
	CY	270pF/3kV
	C3/C4	参考表 1 中 Cout 参数
	LDM	6.8μH

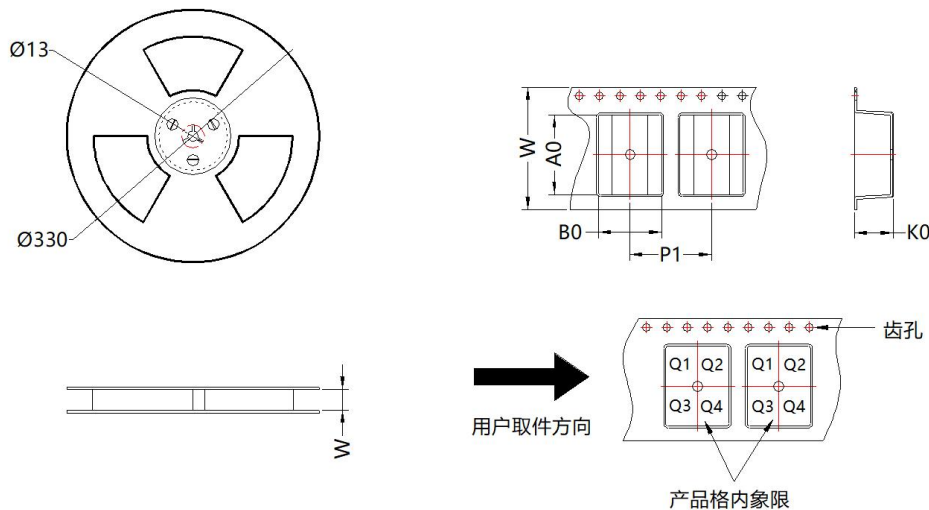
3. 更多信息，请参考 DC-DC 应用笔记 www.mornsun.cn

外观尺寸、建议印刷版图



NC: 不能与任何外部电路连接

载带包装示意图



器件型号	封装类型	Pin	SPQ	卷轴外径 (mm)	卷轴宽度 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 象限
E/F_LT-1WR3	SMD	10	500	330.0	24.5	15.6	12.4	7.45	16.0	24.0	Q1

注:

1. 包装信息请参见《产品出货包装信息》，管包装包编号：58210023，卷盘包装包编号：58210034；
2. 若产品工作于最小要求负载以下，则不能保证产品性能均符合本手册中所有性能指标；
3. 最大容性负载均在输入电压范围、满负载条件下测试；
4. 除特殊说明外，本手册所有指标都在 $T_a=25^{\circ}\text{C}$ ，湿度 $<75\%\text{RH}$ ，标称输入电压和输出额定负载时测得；
5. 本手册所有指标测试方法均依据本公司企业标准；
6. 我司可提供产品定制，具体情况可直接与我司技术人员联系；
7. 产品涉及法律法规：见“产品特点”、“EMC 特性”；
8. 我司产品报废后需按照 ISO14001 及相关环境法律法规分类存放，并交由有资质的单位处理。

广州金升阳科技有限公司

地址：广东省广州市黄埔区科学城科学大道科汇发展中心科汇一街 5 号

电话：86-20-38601850

传真：86-20-38601272

E-mail: sales@mornsun.cn